



REV.	ZONE	LTR	DESCRIPTION	DATE	REVISER	APPD
------	------	-----	-------------	------	---------	------

- 備註:
- J1, J2, J3, J8A為放在SOLDER SIDE之透視圖 (正視圖 COMPONENT SIDE)
 - RT1, RT2 熱敏電阻請放在SOLDER SIDE 位置在J1與J2之間, 並且做DIP與SMD共用
 - PCB尺寸, W81.6 L115 T2.0 mm, 4 LAYER
 - 四邊定位鍍錫接地孔為OD 3mm, PAD 8mm
 - PCB銅厚為外層0.5盎司, 內層1盎司
 - IMPEDANCE 量測J1腳位, 12, 17, 52, 57, 33, 73
J4腳位, 58, 63, 24, 29, 1, 35, 需要130± 10 OHM
 - PCB版印字 XPL-068-A, CA-BP-SC80231, MADE IN TAIWAN
 - J4, J5兩側定位孔不用鑽.
 - 與整片銅箔相換之孔, 請做十字孔.
 - J1, J2, J3 間距為28.3mm

REMARK	Q'TY	PART NAME	NO.	PART NO.
		高位企業有限公司 Yes Way Enterprise Corp.		TOLERANCE UNSPECIFIED
		SCALE	UNIT	.000 ±
		3 : 2	mm	.00 ±
		NAME	SHEET	.0 ±
		SCA2 Back Panel	1	ANGLE ±
		3 bays PCB	1	DRAWN Vivian 2/26/2001
		DRAWING NO.	REV	DESIGNER Simon
		XPL-068-A元件位置圖	0.9	CHECKED Ruby
				APPROVED Gena
			A3	